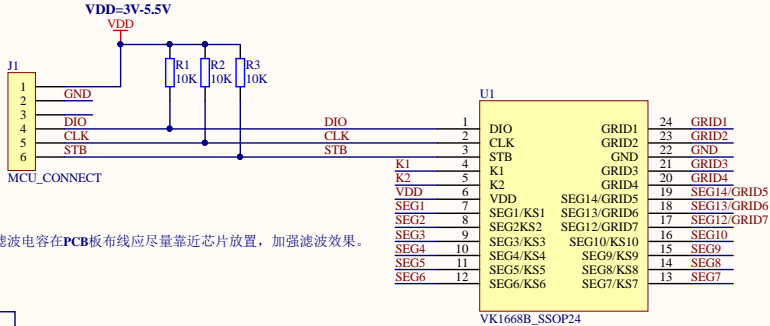
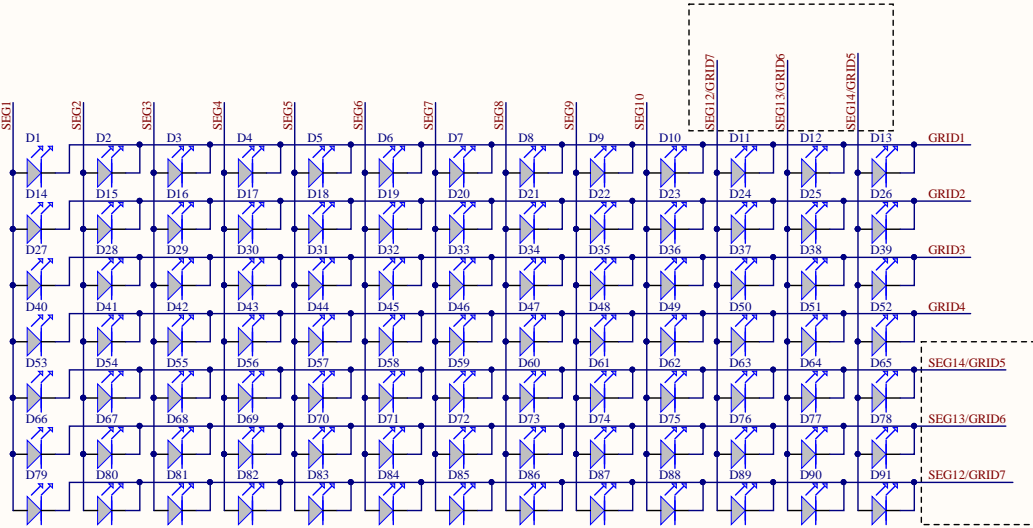
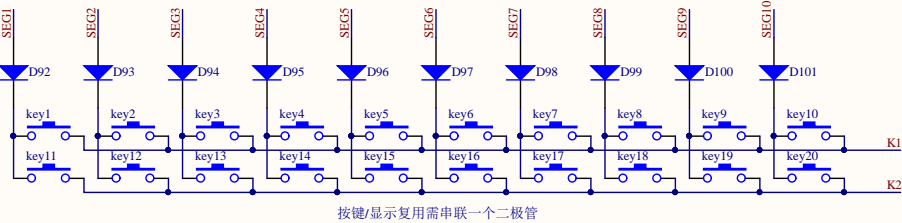
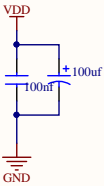


VK1668B参考原理图

周围干扰比较大时可以在通讯脚上串10K到10k电阻和pF级对地小电容  
单片机(3.3V)和驱动芯片(5V)供电不一致时，通讯脚建议加电平转换电路



VDD、GND之间滤波电容在PCB板布线应尽量靠近芯片放置，加强滤波效果。



VK1668B具有多种显示模式，可设置段和位的个数  
10段7位，11段6位，12段5位，13段4位  
SEG脚接LED阳极，GRID脚接LED阴极