

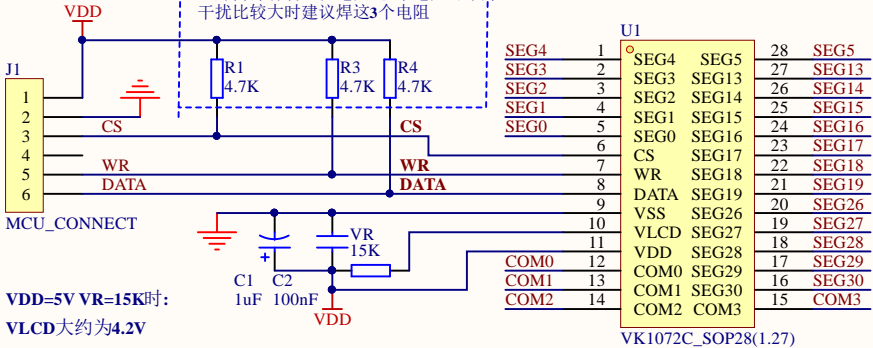
VK1072C参考电路

周围干扰比较大时可以在通讯脚上串10R到1k电阻和pF级对地小电容

单片机(3.3V)和驱动芯片(5V)供电不一致时，通讯脚建议加电平转换电路

VDD=2.4V-5.2V

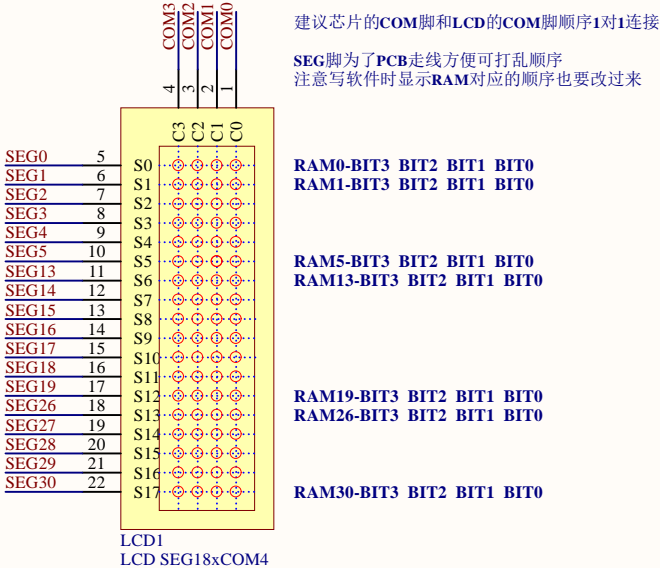
芯片内部有弱上拉电阻这3个电阻可不焊  
干扰比较大时建议焊这3个电阻



VDD=5V VR=15K时:

VLCD大约为4.2V

建议VR用20K可调电阻调到显示效果最佳，取此时阻值。



VK1072C\_SCH

A4

Number: 1

VERSION: V12

2024/12/24

Time: 14:38:15

Sheet of 1

