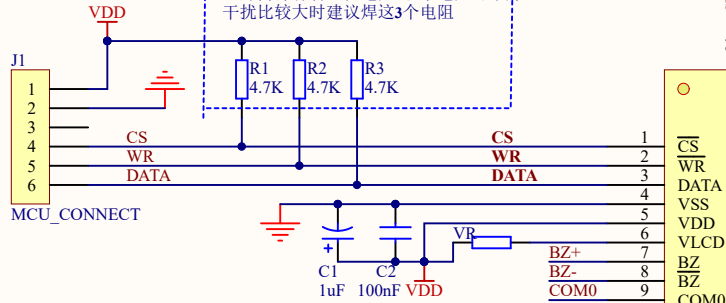


# VK0384参考电路

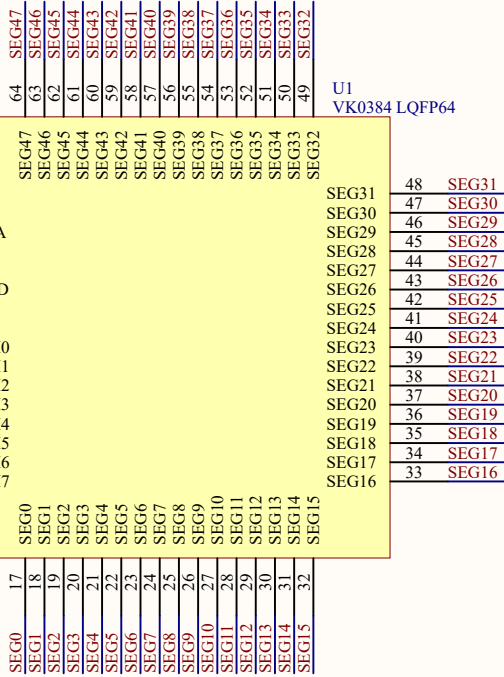
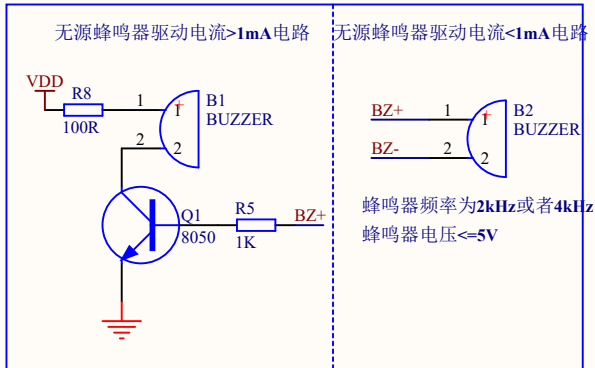
周围干扰比较大时可以在通讯脚上串10R到1k电阻和pF级对地小电容

单片机(3.3V)和驱动芯片(5V)供电不一致时，通讯脚建议加电平转换电路

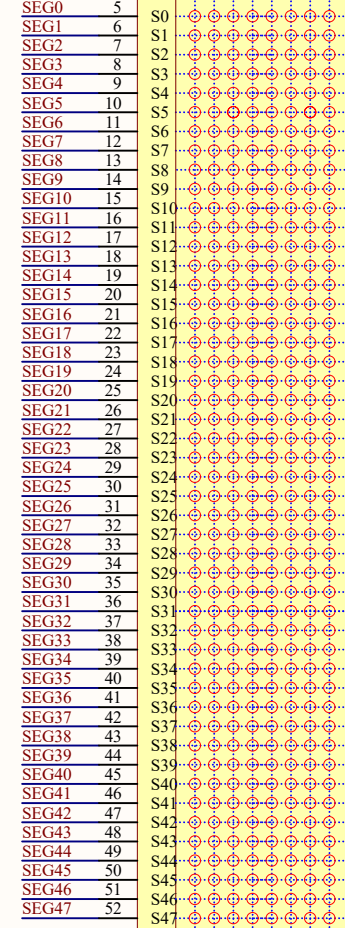
VDD=2.4V-5.2V



建议VR用20K可调电阻调到显示效果最佳，取此时阻值。



SEG0	5
SEG1	6
SEG2	7
SEG3	8
SEG4	9
SEG5	10
SEG6	11
SEG7	12
SEG8	13
SEG9	14
SEG10	15
SEG11	16
SEG12	17
SEG13	18
SEG14	19
SEG15	20
SEG16	21
SEG17	22
SEG18	23
SEG19	24
SEG20	25
SEG21	26
SEG22	27
SEG23	28
SEG24	29
SEG25	30
SEG26	31
SEG27	32
SEG28	33
SEG29	34
SEG30	35
SEG31	36
SEG32	37



LCD 8COM1  
LCD48X8

建议芯片的COM脚和LCD的COM脚顺序1对1连接

SEG脚为了PCB走线方便可打乱顺序  
注意写软件时显示RAM对应的顺序也要改过来  
RAM1-BIT3 BIT2 BIT1 BIT0 RAM0-BIT3 BIT2 BIT1 BIT0  
RAM3-BIT3 BIT2 BIT1 BIT0 RAM2-BIT3 BIT2 BIT1 BIT0  
RAM5-BIT3 BIT2 BIT1 BIT0 RAM4-BIT3 BIT2 BIT1 BIT0

RAM93-BIT3 BIT2 BIT1 BIT0 RAM92-BIT3 BIT2 BIT1 BIT0  
RAM95-BIT3 BIT2 BIT1 BIT0 RAM94-BIT3 BIT2 BIT1 BIT0

VK0384\_SCH

A4	Number: 1	VERSION: V12
2021/9/25	Time: 8:58:53	Sheet of 1

