

### 8 KEYS 電容式觸摸按鍵

#### • 產品描述

提供8個觸摸感應按鍵,二進制(BCD)編碼輸出,具有一個按鍵承認輸出的顯示,按 鍵後的資料會維持到下次按鍵,可先判斷按鍵承認的狀態,對於防水和抗干擾方 面有很優異的表現!

### • 產品特色

- ◆ 工作電壓範圍:3.1V 5.5V
- ◆ 工作電流: 3mA@5V
- ◆ 8 個觸摸感應按鍵
- 提供二進制(BCD)編碼直接輸出介面(上電 D2~D0/111)
- 按鍵後離開,輸出狀態會維持到下次按鍵才會改變。
- 提供按鍵承認有效輸出,當有按鍵時輸出低電平,無按鍵為高電平。
- ◆ 可以經由調整 CAP 腳的外接電容,調整靈敏度,電容越大靈敏度越高
- 具有防水及水漫成片水珠覆蓋在觸摸按鍵面板,按鍵仍可有效判別
- 內建 LDO 增加電源的抗干擾能力

#### • 產品應用

- 各種大小家電,娛樂產品
- 封裝腳位圖

			1
K5	1	16	K6
<b>K4</b>	2	15	K7
<b>K3</b>	3	14	D2
<b>K2</b>	4	13	D1
<b>K1</b>	5	12	VDD
$\mathbf{K0}$	6	11	VREG
CAP	7	10	<b>D</b> 0
VSS	8	9	OUT_FLAG
	1		

**16-SOP** 



# VK3608BM VinTouch <sup>™</sup>

## • 腳位定義

腳位	腳位名稱	類 型	功能描述	
1	K5	I	觸摸按鍵腳, 串接100-1000歐姆, 能提高抗干擾和提	
_		_	高抗靜電能力	
2	K4	I	觸摸按鍵腳, 串接100-1000歐姆, 能提高抗干擾和提	
			高抗靜電能力	
3	K3	Ι	觸摸按鍵腳, 串接100-1000歐姆, 能提高抗干擾和提	
			高抗靜電能力	
4	K2	I	觸摸按鍵腳,串接100-1000歐姆,能提高抗干擾和提	
		•	高抗靜電能力	
5	K1	I	觸摸按鍵腳,串接100-1000歐姆,能提高抗干擾和提	
0	KI	1	高抗靜電能力	
6	K0	觸摸按鍵腳,串接100-1000歐姆,能提高抗干擾		
0	KU	1	高抗靜電能力	
7	7 CAP		電容須使用 NPO 材質電容或 X7R 材質電容	
CAI			使用範圍: 10000pF-47000pF, 電容越大靈敏度越高	
8	VSS	Р	電源負端	
9	OUT_FLAG	0	按鍵承認輸出,低電平有效	
10	D0	0	二進位比特碼輸出DO	
11	VREG	Р	LDO電源輸出,接1uF電容濾波	
12	VDD	Р	電源正端	
13	D1	0	二進位比特碼輸出D1	
14	D2	0	二進位比特碼輸出D2	
15	K7	I	觸摸按鍵腳, 串接100-1000歐姆, 能提高抗干擾和提	
10		•	高抗靜電能力	
16	К6	I	觸摸按鍵腳, 串接100-1000歐姆, 能提高抗干擾和提高抗靜電能力	

I:輸入 0:輸出 P:電源



# VK3608BM VinTouch <sup>TM</sup>

### • AC / DC Characteristics

1 Absolutely max. Ratings

ITEM	SYMBOL	RATING	UNIT
Operating Temperature	Тор	-20- +70	$^{\circ}\!\mathbb{C}$
Storage Temperature	Tsto	-50- +125	$^{\circ}\!\mathbb{C}$
Supply Voltage	VDD	5.5	V
Voltage to input terminal	Vin	Vss-0.3 to Vdd+0.3	V

### 2 D.C. Characteristics

( Condition : Ta= 25  $\pm$  3  $^{\circ}$ C , RH  $\leq$  65 % , VDD = + 5V , VSS=0V )

	Symbol	Condition	Min.	Тур.	Max.	Unit
Item						
Operating voltage	VDD		3.1	5	5.5	V
Operating current	$I_{OPR1}$	VDD=5V		3		mA
Input low voltage for	$V_{\rm IL1}$		0		0.3VD	V
input and I/O port					D	
Input high voltage for	$V_{\mathrm{IH1}}$		0.7VD		VDD	V
input and I/O port			D			
Output port source	$I_{OH1}$	$V_{OH}=0.9VDD$ ,		4		mA
current		@5V				
Output port sink	$I_{OL1}$	$V_{OL}=0.1VDD$ ,		8		mA
current		@5V				

### 3 A.C. Characteristics

Item	Symbo	Condition	Min.	Тур.	Max.	Unit
System clock	$f_{SYS1}$	OSC @5v		4		MHz
Low Voltage Reset	V <sub>lvr</sub>		2.0	2.2	2.4	V



### • 輸出指示

提供 8 keys 電容觸摸按鍵, 輸出是採用二進制(BCD)編碼輸出, 其關係如下表:

按纸	建	OUT_FLAG	D2	D1	D0	備註
	上電	1	1	1	1	
КО	觸摸	0	0	0	0	
	離開	1	Ho1d	Hold	Hold	
K1	觸摸	0	0	0	1	
	離開	1	Ho1d	Hold	Hold	
K2	觸摸	0	0	1	0	
	離開	1	Ho1d	Hold	Hold	
К3	觸摸	0	0	1	1	
	離開	1	Ho1d	Hold	Hold	
K4	觸摸	0	1	0	0	
	離開	1	Ho1d	Hold	Hold	
K5	觸摸	0	1	0	1	
	離開	1	Ho1d	Hold	Hold	
К6	觸摸	0	1	1	0	
	離開	1	Ho1d	Hold	Hold	
K7	觸摸	0	1	1	1	
	離開	1	Hold	Hold	Hold	

Hold:維持上次觸摸的輸出狀態,直到下一個觸摸。

#### • 功能描述

- 1 VK3608BM 於手指按壓觸摸盤,在60ms 內輸出對應按鍵的狀態。
- 2 單鍵優先判斷輸出方式處理,如果 K1 已經承認了,需要等 K1 放開後,其他按鍵才能再被承認,同時間只有一個按鍵狀態會被輸出。
- 3 具有防呆措施, 若是按鍵有效輸出連續超過 10 秒, 就會做復位。
- 4 環境調適功能,可隨環境的溫濕度變化調整參考值,確保按鍵判斷工作正常。
- 5 可分辨水與手指的差異,對水漫與水珠覆蓋按鍵觸摸盤,仍可正確判斷按鍵動作。但水不可於按鍵觸摸盤上形成"水柱",若如此則如同手按鍵一般,會有按鍵承認輸出。
- 6 內建 LDO 及抗電源雜訊的處理程序,對電源漣波的干擾有很好的耐受能力。
- 7 不使用的按鍵請接地,避免太過靈敏而產生誤動。



### • 注意事項

- 1. Cs電容和靈敏度的關係:
  - 1. Cs 電容越小,觸摸靈敏度越低
  - 2. Cs 電容越大, 觸摸靈敏度越高
  - 3. Cs 電容值範圍在 6800pF (682) 33000pF(333)之間
  - 4. 由於 Cs 量測的電容,要選擇對溫度變化係數小,容值特性穩定的電容材質,所以須使用 NPO 材質電容或 X7R 材質電容
- 2. 電源的佈線(Layout)方面,首先要以電路區塊劃分,觸摸IC能有獨立的走線到電源正端,若無法獨立的分支走線,則儘量先提供觸摸電路後在連接到其他電路。接地部分也相同,希望能有獨立的分支走線到電源的接地點,也就是採用星形接地,如此避免其他電路的干擾,會對觸摸電路穩定有很大的提升效果。
- 3. 單面板PCB設計,建議使用感應彈簧片作為觸摸盤,以帶盤的彈簧片最佳,觸摸 盤夠大才能獲得最佳的靈敏度。
- 4. 若使用雙面PCB設計,觸摸盤(PAD)可設計為圓形或方形,一般建議12mm x 12mm, 與IC的連線應該儘量走在觸摸感應PAD的另外一面。同時連接線應該儘量細,也 不要繞遠路。
- 5. PCB 和外殼一定要緊密的貼合,若鬆脫將造成電容介質改變,影響電容的量測,產生不穩定的現象,建議外殼與PAD之間可以採用非導電膠黏合,例如壓克力膠 3M HBM系列。
- 6. 為提高靈敏度整體的雜散電容要越小越好,觸摸IC接腳與觸摸盤之間的走線區域,在正面與背面都不鋪地,但區域以外到PCB的周圍則希望有地線將觸摸的區域包圍起來,如同圍牆一般,將觸摸盤周圍的電容干擾隔絕,只接受觸摸盤上方的電容變化,地線與區域要距離2mm以上。觸摸盤PAD與PAD之間距離也要保持2mm以上,儘量避免不同PAD的平行引線距離過近,如此能降低觸摸感應PAD對地的寄生電容,有利於產品靈敏度的提高。
- 7. 電容式觸摸感應是將手指視為導體,當手指靠近觸摸盤時會增加對地的路徑使 雜散電容增加,藉此偵測電容的變化,以判斷手指是否有觸摸。觸摸盤與手指 所構成的電容變化與觸摸外殼的厚度成反比,與觸摸盤和手指覆蓋的面積成正 比。

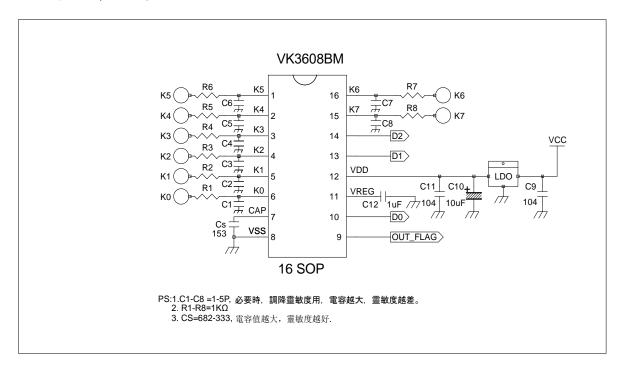


# VK3608BM VinTouch <sup>TM</sup>

8. 外殼的材料也會影響靈敏度,不同材質的面板,其介電常數不同,如 玻璃 > 有機玻璃(壓克力) > 塑膠,在相同的厚度下,介電常數越大則手指與觸摸盤間產生的電容越大,量測時待測電容的變化越大越容易承認按鍵,靈敏度就越高。



### • 應用線路圖



- Cs 外接電容與壓克力厚度關係:
- 以鐵片彈簧鍵,圓型實心直徑 12 MM 為例,壓克力厚度與 CS 電容的關係如下:

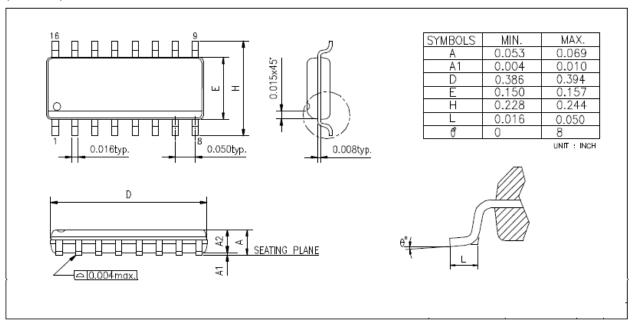
壓克力厚度(mm)	CS	靈敏度設定
1	682	30
2	103	30
3	153	30
4	223	30
5	223	30
10	333	30

此表格僅供參考,不同的 PAD 大小, PCB layout 皆會影響。



## • 封裝說明

(16-SOP)



- 訂購資訊
- 1. VK3608BM

a. 封裝: 16-SOP

• HTTP://WWW.SZVINKA.COM